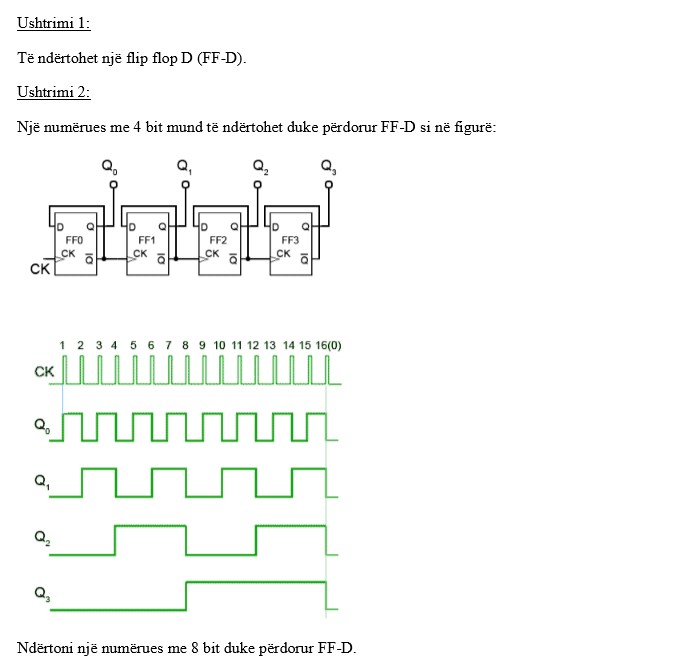
Punë Laboratori 2



Ushtrim 3:

Të ndërtohet një flip flop T (FF-T) duke përdorur flip flop D. Të ndërtohet numeruesi me 8 bit duke përdorur FF-T.

Ushtrim 1

Latch D (Master)

Latch D (Slave)

Skema e FF – D

A diagram of a circuit

Description automatically generated

FF-D Positive edge triggered

Ushtrimi 2

Skema e Numëruesit me 4-bit duke përdorur FF-D

A diagram of a computer network

Description automatically generated

Ushtrimi 3

Skema e FF-T duke përdoru FF-D

A diagram of a circuit

Description automatically generated

Skema e Numëruesit me 8-bit duke përdorur FF-T

A computer screen shot of a diagram

Description automatically generated